

## CSIS 学術講演会のご案内

拝啓、時下ますますご清祥のこととお喜び申し上げます。

さて、下記の通り講演会を開催致しますので、皆様多数ご参集下さいますようご案内申し上げます。

敬具

### 記

日 時 : 平成 25 年 8 月 21 日 (水) 13:30~15:00

場 所 : 電気通信研究所 ナノ・スピンの総合研究棟 4 階 401 号室

講 師 : Warren J. Gross 准教授 (McGill University, Canada)

講演題目 : VLSI Implementation of Associative Memories

要 旨 : Associative memories retrieve stored information given partial or erroneous inputs. Recently, a new family of associative memories based on clustered neural networks was introduced that improves greatly on the previous state-of-the-art. In this talk, I will review sparse clustered neural networks and discuss VLSI architectures for their implementation. An algorithm and architecture for low-power IP lookup based on sparse clustered networks will be presented.

以上

問合せ先 : 羽生 貴弘

電気通信研究所

Tel.: 217-5679 (E-mail: hanyu(at mark)riec.tohoku.ac.jp)

CSIS 支援室

省エネルギー・スピントロニクス集積化システムセンター(CSIS)

Tel.:217-6116 (E-mail: sien(at mark)csis.tohoku.ac.jp)