



Empowered by Innovation

NEC

2012年5月28日

東北大学

報道機関 各位

東北大学  
日本電気株式会社

**【記者会見のご案内】**

— 待機電力ゼロの電子機器実現に向けて —  
電子の電荷とスピンを利用した低電力システムLSI  
高集積化・高信頼性化技術の開発・実証

拝啓 時下ますますご清祥の段、お喜び申し上げます。平素は格別のご高配を賜り、厚くお礼申し上げます。

さて、東北大学 省エネルギー・スピントロニクス集積化システムセンター(CSIS)の大野英男センター長のグループは、日本学術振興会より助成を受けて、NECと共同で最先端研究開発支援プログラム「省エネルギー・スピントロニクス論理集積回路の研究開発」を行ってまいりましたが、このたび、電子の電荷とスピンを利用したスピントロニクス技術に基づく待機電力ゼロの低電力スピントロニクス・システムLSIの実現に向けて、高集積化・高信頼性化技術（高速高集積ロジック混載メモリ応用技術、3次元積層不揮発LSI技術、誤動作回避技術、高耐久性技術）を開発・実証しました。

つきましては、本成果につき記者会見を行いますので、ご多忙とは存じますが、万障繰り合わせの上、ご来場を賜りますようお願い申し上げます。

なお、本成果は、2012年6月12日から米国・ハワイで開催される2012 IEEE Symposium on VLSI Technology and Circuitsにおいて発表いたします。本件に関する記事掲載は、学会からの要請により、学会発表が行われる6月13日（水）午前2時30分以降（日本時間）でお願いいたします。

敬具

記

日時：2012年6月4日（月）10:00～11:00（受付開始 9:30）

場所：〒100-0005 東京都千代田区丸の内1丁目7番12号 サピアタワー10階

東北大学 東京分室 会議室A・B ※次ページ地図参照

<http://www.bureau.tohoku.ac.jp/somu/bun/bun.html>

発表者：

東北大学	省エネルギー・スピントロニクス集積化システムセンター長	大野 英男
東北大学	省エネルギー・スピントロニクス集積化システムセンター 副センター長	遠藤 哲郎
東北大学	未来科学技術共同研究センター 教授	小柳 光正
日本電気	グリーンプラットフォーム研究所長	西 直樹

以上

(お問い合わせ先)

東北大学 省エネルギー・スピントロニクス集積化システムセンター 支援室

電話：022-217-6116 E-Mail：[sien@csis.tohoku.ac.jp](mailto:sien@csis.tohoku.ac.jp)

担当：笠井直記、門脇豊

NEC コーポレートコミュニケーション部

電話：03-3798-6511 E-Mail：[r-yamanashi@ct.jp.nec.com](mailto:r-yamanashi@ct.jp.nec.com), [k-ooto@bc.jp.nec.com](mailto:k-ooto@bc.jp.nec.com)

担当：山梨諒一、大戸和人

## ■地図

東京駅 新幹線日本橋口ー徒歩1分、八重洲北口ー徒歩2分 (受付：3階、 会場：10階)

