



最先端研究開発支援プログラム

省エネルギー・スピントロニクス論理集積回路の研究開発

Center for Spintronics Integrated Systems



東北大学 省エネルギー・スピントロニクス集積化システムセンター 平成24年度研究報告会

日時: 2013年3月14日(木) 10:00~

会場: 東北大学 電気通信研究所 ナノ・スピン総合研究棟4階 カンファレンスルーム
Program

10:00-10:25	プログラムの概要	大野 英男 (東北大学・中心研究者)
10:25-10:35	スピントロニクス材料・デバイス開発 概要	池田 正二(東北大学)
10:35-11:00	スピントロニクス材料・デバイス開発(1) 垂直磁気異方性2重MgO磁気トンネル接合	池田 正二(東北大学)
11:00-11:30	休憩	
11:30-11:55	スピントロニクス材料・デバイス開発(2) L10規則合金MTJ材料・デバイス技術	安藤 康夫(東北大学)
11:55-12:20	スピントロニクス材料・デバイス開発(3) 3端子素子・材料技術	深見 俊輔(東北大学)
12:20-12:45	スピントロニクス材料・デバイス開発(4) 電界による磁化反転技術	松倉 文礼(東北大学)
12:45-14:00	昼食	
14:00-14:10	スピントロニクス論理集積回路動作検証・IP開発 概要	羽生 貴弘(東北大学)
14:10-14:35	スピントロニクス論理集積回路動作検証・IP開発(1) 高速・安定動作を両立する低消費電力不揮発性論理集積回路	遠藤 哲郎(東北大学)
14:35-15:00	スピントロニクス論理集積回路動作検証・IP開発(2) スピン論理集積回路におけるプリミティブゲートの高信頼化技術	辻 幸秀(日本電気)
15:00-15:25	スピントロニクス論理集積回路動作検証・IP開発(3) ロジックインメモリ構造不揮発TCAM & 不揮発FPGAチップ	羽生 貴弘(東北大学)
15:25-15:55	休憩	
15:55-16:05	スピントロニクス論理集積回路設計手法・設計ツール開発 概要	遠藤 哲郎(東北大学)
16:05-16:30	スピントロニクス論理集積回路設計ツール開発(1) 大規模回路適用に向けた自動設計フローの構築とツール開発	崎村 昇(日本電気)
16:30-16:55	スピントロニクス論理集積回路設計ツール開発(2) 不揮発ロジックインメモリ構造論理集積回路CADとその設計事例	夏井 雅典(東北大学)
16:55-17:20	スピントロニクス論理集積回路実証・拠点形成	杉林 直彦(日本電気)
17:20-17:30	研究支援活動	笠井 直記 (東北大学・研究支援統括者)

意見交換会

3月14日(木) 18:30 - 20:00 意見交換会 場所: 仙台国際ホテル 3階 桜の間 会費: ¥7,000

【お問合わせ先】

東北大学 省エネルギー・スピントロニクス
集積化システムセンター支援室

〒980-8577 宮城県仙台市青葉区片平2-1-1

TEL: 022-217-6116 URL <http://www.csis.tohoku.ac.jp/>

E-mail: sien@csis.tohoku.ac.jp